

57. Scope of the Claims of Utility Model Registration

- (1) A multiple string flat display panel having one edge of each of a plurality of flat display panels mounted at a mounting in a binder shape, wherein
a strip-shaped flexible print circuit leads out from the one edge of each of the plurality of flat display panels,
a plurality of conductor patterns are formed at each flexible print circuit, each having one end connected to the flat display panel at a specific location and having an eyelet terminal mounted at the other end portion,
a connector for external connection is mounted at the mounting and a plurality of electrically conductive pins are formed so as to project from the mounting and engage with the eyelet terminals, and
the plurality of flexible print circuits engage with the electrically conductive pins via the eyelets and are stacked, and the edge portions of the flexible print circuits are pinned to the mounting with a pressing implement.
- (2) A multiple string flat display panel having the edges of a plurality of flat display panels joined in a concertina shape, wherein
a strip-shaped flexible print circuit is mounted along the edges of each of the plurality of flat display panels
a plurality of conductor patterns are formed at each flexible print circuit, each having one end connected to the flat display panel at a specific location,
the edge portions of flexible print circuits at adjacent flat display panels are pinned together by a connecting implement and the corresponding conductor patterns are electrically connected to each other, and
a connector for external connection is mounted at at least one of the flat display panels.
- (3) A multiple string flat display panel according to claim 1 or 2, comprising a memory that stores image data for at least one screen portion of the image data specific to the flat display panels.

Fig. 1

- 2 flat display panel
- 3 FPC (flexible print circuit)
- 4 mounting
- 4a front part
- 4b side part
- 5 connector
- 6 pin
- 7 pressing plate

Fig. 2

- 2 flat display panel
- 3 FPC
- 3a conductor pattern
- 3b edge

3c eyelet terminal

Fig. 3

4a front part

4b side part

5 connector

Fig. 4

7 pressing plate

7a engagement hole

Fig. 5

5 connector

6 pin

6a pin group

11 page control circuit

12 I/O circuit

Fig. 6

21 input terminal

22 I/O circuit

23 drive circuit

24 control circuit

25 display element

26 image memory

Fig. 7

2 flat display panel

3 FPC

5 connector

31 connecting fitting

32 cover

Fig. 8

2 flat display panel

3 FPC

3a conductor pattern

3b edge

3d ring-shaped electrode

3e through-hole

⑫ 公開実用新案公報(U)

平3-105882

⑤ Int. Cl. 5

G 09 F 9/40
9/00
H 05 K 1/02

識別記号

3 0 2
3 4 8 G
A

庁内整理番号

8621-5C
6957-5C
8727-5E

⑬ 公開 平成3年(1991)11月1日

審査請求 未請求 請求項の数 3 (全2頁)

⑭ 考案の名称 多連型平面表示パネル

⑰ 実 願 平2-14412

⑱ 出 願 平2(1990)2月16日

⑲ 考 案 者 請 地 光 雄 東京都渋谷区道玄坂1丁目21番6号 日本航空電子工業株式会社内

⑲ 考 案 者 清 野 毅 東京都渋谷区道玄坂1丁目21番6号 日本航空電子工業株式会社内

⑳ 出 願 人 日本航空電子工業株式会社 東京都渋谷区道玄坂1丁目21番6号

㉑ 代 理 人 弁理士 草 野 卓

㉒ 実用新案登録請求の範囲

(1) 複数の平面表示パネルの一端を取付台にバイ
ンダー状に取付けた多連型平面表示パネルであ
つて、上記複数の平面表示パネルの一端縁より帯状
のフレキシブルプリント板が導出され、そのフレキシブルプリント板には、一端が上
記平面表示パネルの所定箇所に接続された複数の
導体パターンが形成され、それら導体パター
ンの他端部にハトメ端子が取付けられ、上記取付台に外部接続用のコネクタが取付け
られ、かつ上記ハトメ端子に係合する複数の導
電性ピンが突出形成され、上記複数のフレキシブルプリント板は、上記
ハトメ端子を上記導電性ピンに係合させて重ね
られ、それらのフレキシブルプリント板の端縁
部が抑え用具で上記取付台に固定されているこ
とを特徴とする、

多連型平面表示パネル。

(2) 複数の平面表示パネルの端縁をびようぶ状に
接続させた多連型平面表示パネルであつて、上記複数の平面表示パネルの端縁に沿つて帯
状のフレキシブルプリント板が取付けられ、

そのフレキシブルプリント板には、一端が上

記平面表示パネルの所定箇所に接続された複数
の導体パターンが形成され、隣接する上記平面表示パネルのフレキシブル
プリント板の端縁部相互が連結具により互いに
固定され、かつそれぞれの対応する導体パター
ン相互が電氣的に接続され、上記平面表示パネルの少くとも1つに、外部
接続用のコネクタが取付けられていることを特
徴とする、

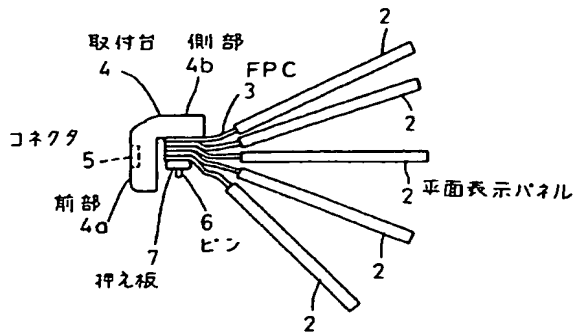
多連型平面表示パネル。

(3) 請求項(1)又は(2)において、上記各平面表示パ
ネルに固有の少くとも1画面分の画像データを
記憶するメモリが備えられていることを特徴と
する多連型平面表示パネル。

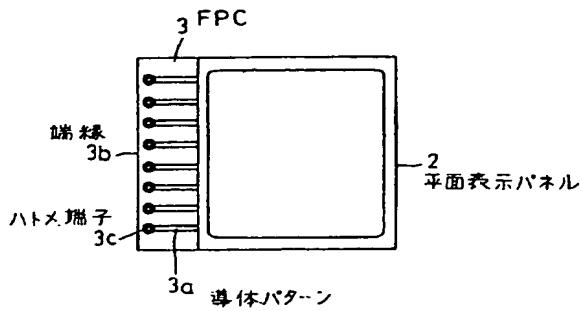
図面の簡単な説明

第1図はこの考案の実施例を示す平面図、第2
図は第1図の平面表示パネル2の正面図、第3図
は第1図の取付台4の斜視図、第4図は第1図の
抑え板7の正面図、第5図は第1図の取付台4の
回路の一例を示すブロック図、第6図は第1図の
表示パネル2の回路ブロック図、第7図はこの考
案の他の実施例を示す平面図、第8図は第7図の
平面表示パネル2の正面図である。

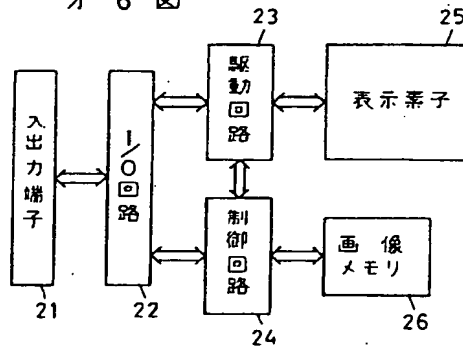
カ 1 図



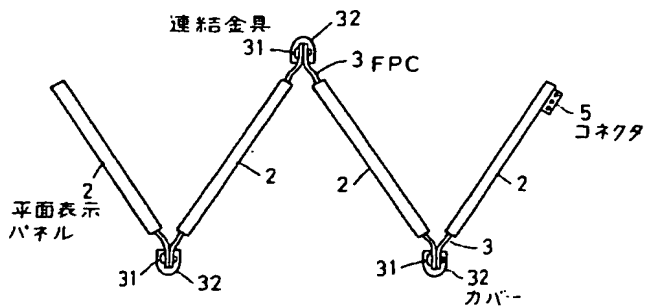
カ 2 図



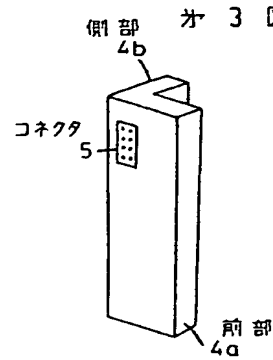
カ 6 図



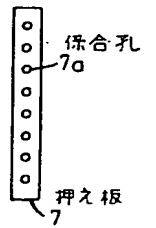
カ 7 図



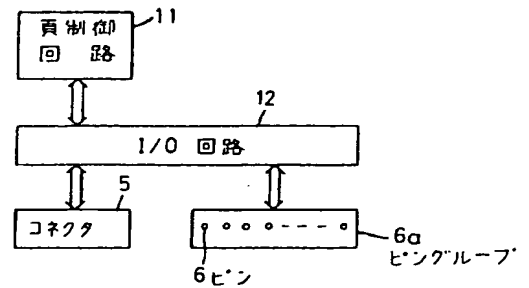
カ 3 図



カ 4 図



カ 5 図



カ 8 図

